

### Cuprins

Prezentare Proiect	
Fișa de Asamblare	
1. Funcționare	2
2. Schema	2
3. PCB	3
4. Lista de componente	3
5. Tutorial – NE555	4 - 5

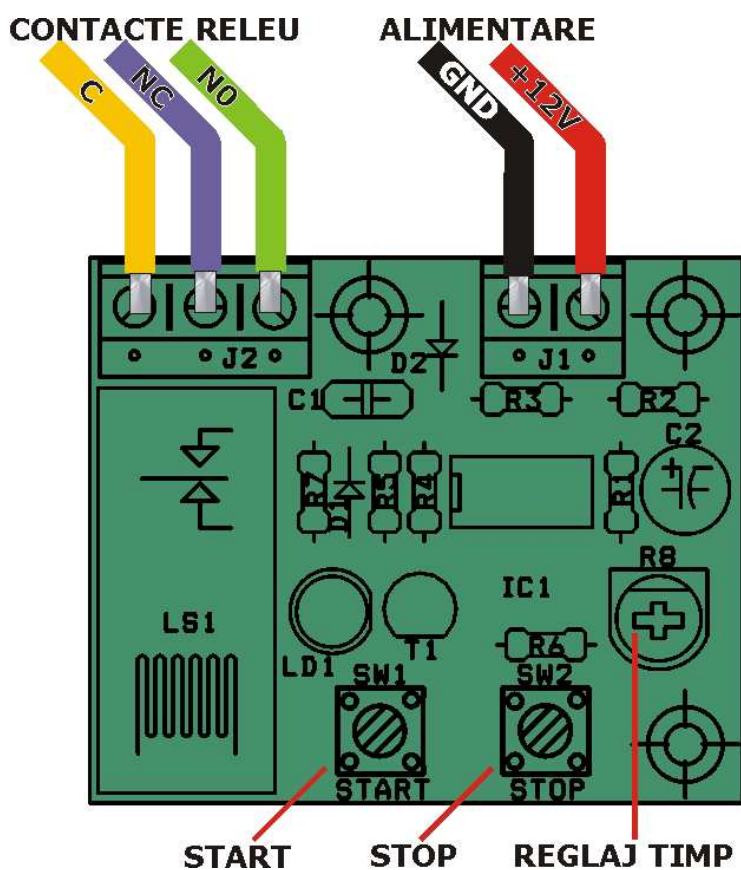
## UNIVERSAL TIMER V2

- Avantaj Pret/Calitate
- Livrare rapida
- Design Industrial
- Proiecte Modificabile
- Adaptabile cu alte module
- Module usor de asamblat
- Idei Interesante

Idei pentru afaceri

Hobby & Proiecte Educationale





Amplasarea componentelor

#### Lista de componente

Nr.Crt.	Componenta	Denumire	Valoare	Cant
1	C1	Condensator NP	100nF	1
2	C2	Condensator POL	100 $\mu$ F/25V	1
3	D1	Diodă	1N4148	1
4	D2	Diodă	1N4007	1
5	IC1	C.I.	NE555	1
6	J1	Conector	Con2	1
7	J1	Conector	Con3	1
8	LD1	Led	Led	1
9	LS1	Releu	12V	1
10	R1,R4,R7	Rezistență	1K $\Omega$	3
11	R2,R5	Rezistență	10K $\Omega$	2
12	R3,R6	Rezistență	4,7K $\Omega$	2
13	R8	Semireglabil	2,2M $\Omega$	1
14	SW1,SW2	Push buton	PUSH mic	2
15	T1	Tranzistor	BC547	1

Acest produs se livrează în varianta circuit imprimat, circuit imprimat + componente sau în varianta asamblată în scopuri educaționale.

Dacă doriți să aflați mai multe despre produsele noastre, vizitați situl [www.epsicom.com](http://www.epsicom.com)

Dacă ați întâmpinat probleme cu oricare dintre produsele noastre sau dacă doriți informații suplimentare, contactați-ne prin e-mail [office@epsicom.com](mailto:office@epsicom.com)

Pentru orice întrebări, comentarii sau propuneri de afaceri nu ezitați să ne contactați pe adresa [office@epsicom.com](mailto:office@epsicom.com)

31 Sararilor Street | 200570 Craiova, Dolj, Romania | 0723.377.426, 0743.377.426

## 555 - NOȚIUNI TEORETICE

Vreți să înțelegeți rapid structura și funcționarea acestui circuit ? Acum aveți ocazia.

Timer-ul IC 555 scos pe piața în 1971 de către Signetics Corporation ca SE555/NE555 a fost primul și singurul timer comercial low-cost, de uz general. Cât de mare a fost succesul ? Iată că după 30 de ani este încă foarte popular și utilizat în multe scheme.

Ce a făcut să fie atât de utilizat ?

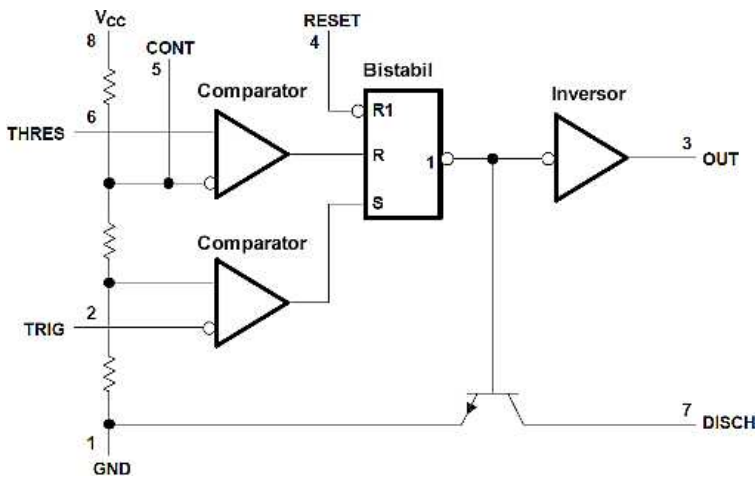
În primul rând inspirația în alegerea inițială de dispunere a unor porturi pentru conexiuni externe și viziunea proiectantului privind aplicații cât mai diverse ale unui "banal" cip.

Stabilitatea în funcționare: constantele de timp nu se modifică în raport cu tensiunea, în game mari de temperatură.

### Specificații:

- Tensiune de alimentare 4.5 - 18V;
- Curent alimentare 3-6 mA;
- Curent de ieșire 225mA curent (max);
- Timp comutare 100ns

### Pinii și funcțiile lor



1. Gnd - Masă (0V, pin referință).
2. Trigger - un nivel de tensiune  $< 0.3 V_{cc}$  (sau  $0.5 V_{pinul\ 5}$ ) de cel puțin  $1\mu s$ , suficient pentru a declanșa procesul;  
- impulsul de declanșare trebuie să fie de durată mai scurtă decât intervalul de timp stabilit de RC. În cazul în care nivelul va rămâne ridicat până la un nou impuls, circuitul este redeclanșat;  
- durata impulsului de ieșire trebuie să fie de min.  $10\mu s$  pentru a preveni dubla declanșare.
3. Ieșire - Tensiunea de ieșire cu cca.  $1.7 V$  mai mică decât tensiunea de alimentare;  
- Timpul de comutare este de  $100ns$ ;  
- Intrarea de trigger este inversă tensiunii de ieșire;
4. Output Reset - nivelul de tensiune  $< 0.7 V$ , curent minim de  $0.1mA$ , timp minim de  $0.5\mu s$ ;  
- Resetarea are rolul de inițializare a stării, ieșirea trecând în starea "0" indiferent de starea intrărilor. Dacă nu este folosită se recomandă să fie legată la  $V+$  pentru a evita orice posibilitate de resetare accidentală.
5. Referința - Permite accesul direct la tensiunea  $2/3 V+$  (divizorul intern de tensiune);  
- Utilizarea este opțională ;  
- Aplicând o tensiune pe acest pin este posibil să varieze constanta de timp, independent de rețeaua RC;  
- Tensiunea de control poate varia de la 45 la 90% din  $V_{cc}$  în modul monostabil, pentru a controla lățimea impulsului;  
- În regimul de lucru astabil, tensiunea de control poate varia de la  $1.7V$  până la  $V_{cc}$ , producând o modulație în frecvență (FM);  
- Dacă nu este utilizat se va cupla la masă prin intermediul unui condensator de cca.  $0.01\mu F$  ( $10nF$ ), pentru a evita declanșări false;
6. Latch Reset - Aduce ieșirea în "0".

7. Condensatorul Timer - Acest pin este conectat la colectorul unui tranzistor intern NPN (open colector), cu emitorul la masă. Când tranzistorul este comandat, "On", acesta scurtcircuitează la masa pinul 7. Condensatorul de temporizare este conectat între pinul 7 și masă și se descarcă atunci când tranzistorul se deschide. Starea de conducție a acestui tranzistor este sincronizată cu cea a etajului de ieșire. Acesta este în starea "On" (scurtcircuit la masă), atunci când ieșirea este la nivel 0V și "Off" (blocat, rezistență mare față de masă), atunci când ieșirea este la nivel maxim de tensiune.

Curentul maxim de colector este limitat intern din proiectare, astfel încât poate fi folosită orice valoare de condensator fără a deteriora integratul. În anumite aplicații, această ieșire „open colector” poate fi folosită ca un terminal de ieșire auxiliară, cu capacitate de curent similară cu ieșirea (Output, pin 3).

8.  $V_{cc}$
- Tensiunea de alimentare pozitivă cuprinsă între min.4,5V la max.16V;
  - Consumul integratului este de cca. 150mA în timpul fiecărei tranziții la ieșire, prin urmare se recomandă utilizarea unui condensator de decuplare de valoare cât mai mare posibil, poziționat aproape de acest pin. Chiar și așa, 555 poate avea tendința de a genera dublă tranziție la ieșire.

Făcând un rezumat la cele de mai sus, funcționarea este aceasta:

Prin rezistențele interne ale lui 555, intrarea (-) a comparatorului 1 este legată un potențial  $2/3 V_{cc}$ , în timp ce intrarea (+) a comparatorului 2 este legată  $1/3 V_{cc}$ . Aceasta stabilește pragurile interne de tensiune la care vor fi comparate intrările conectate extern la comparatoare. Nivele de tensiune pe intrărilor externe ale comparatoarelor sunt determinate de componentele de circuit conectate la ele, în diferite configurații, componentele fiind de obicei rezistențe și condensatori.

Comparatoarele pot înscrie/șterge starea circuitului basculant (flip-flop), care la rândul său comandă tranzistorul de descărcare Q1 generând la ieșire stările "On" sau "Off". Dacă se aplică un impuls negativ pe pinul 2 ieșirea comparatorului 2 trece în nivel High, înscrie bistabilul care furnizează un "1" la ieșire (pin 3). Bistabilul este resetat în două moduri: printr-un impuls "Low" pe pinul 4 (Reset) sau aplicând o tensiune  $>2/3 V_{cc}$  pe pinul 6, intrarea (+) a comparatorului 1, de obicei prin încărcarea unui condensator conectat la pinul 6.

Descărcarea se face între pinii 6 și 7, starea bistabilului determină când și cum este descărcat condensatorul conectat la pinul 6, cu efect asupra tensiunii de intrare a comparatorului 1, astfel că poate începe un nou ciclu de încărcare (temporizare).

Hai acum să testăm funcționarea circuitului cu ajutorul unui simulator, pe PC.

Putem calcula rapid valorile componentelor pentru anumite frecvențe și factor de umplere, folosind calculatorul de la adresa [http://www.changpuak.ch/electronics/calc\\_05.html](http://www.changpuak.ch/electronics/calc_05.html)

sau descărcând un program de pe <http://www.doctrionics.co.uk/down555.htm>

Pentru simulare descărcați Java de aici <http://java.com/en/download/index.jsp>

La adresa <http://www.falstad.com/circuit/e-555square.html> putem analiza o simulare a funcționării circuitului în regim de astabil. Dacă vrem să vedem și ce se întâmplă în circuit (vezi schema bloc), aici putem observa cum lucrează comparatoarele, bistabilul <http://www.falstad.com/circuit/e-555int.html>

---

Dacă doriți să aflați mai multe despre produsele noastre, vizitați situl [www.epsicom.com](http://www.epsicom.com)

Dacă ați întâmpinat probleme cu oricare dintre produsele noastre sau dacă doriți informații suplimentare, contactați-ne prin e-mail [office@epsicom.com](mailto:office@epsicom.com)

Pentru orice întrebări, comentarii sau propuneri de afaceri nu ezitați să ne contactați pe adresa [office@epsicom.com](mailto:office@epsicom.com)

31 Sararilor Street | 200570 Craiova, Dolj, Romania | 0723.377.426, 0743.377.426